

1 月 6 日

組別	學號	姓名	題目
1	R02945035	張 智	DCT
	R02943144	陳泰宇	
	R02943094	吳家賢	
2	R03943110	黃詠揚	DCT
	R03943152	周承毅	
3	R03943003	許皓評	DCT
	R03943030	王健豪	
4	B00901019	簡上博	Comparision and implementation of FFT architectures
	B00901034	楊竣宇	
	B00901108	李柏叡	
5	R03943082	馮其湧	Motion estimation
	R02943088	江庭瑋	
	F00943146	杜冠樺	
6	R03943153	顧家源	DWT
	R03943159	蘇翊傑	
7	R03943158	洪晟耀	DWT
	R03943163	胡睿霖	
8	B00901105	薛世卿	VLSI design and implementation for real-time extended sliding local mean decomposition
9	R02943133	楊鎮安	HOG
	R03943021	鍾孟庭	
10	R02943006	李岳穎	Algorithm/architecture co-exploration
11	D03943012	鄭子揚	Implementation of pipeline architecture designed 64-points FFT with FPGA

1 月 13 日

組別	學號	姓名	題目
12	R02943049	郭喬民	CRC Tx
	R02943017	喬鈺安	
	R02943139	王傑民	
13	D02943005	吳思憲	Hardware analysis of belief propagation
	R02943002	游鈞為	
	R02943127	張哲偉	
14	B99901103	伍庭曄	Inverse matrix calculation
	R03943039	張宜蓁	
	R03943127	趙子宇	
15	R03943004	山仕明	以短基因片段重組基因組之硬體實作及改良
	R03943124	楊浩學	
	R03943011	陳泰翔	
16	B00901017	王敦儒	Optimization of synchronous overlap and add (SOLA) algorithm architecture design with cross-correlation on FPGA board
	B00901153	朱宸葳	
	B00901189	張杰方	
17	R02943034	彭則恩	Neural network architecture survey
	R02943153	楊林實	
	R03943038	楊恭年	
18	R02943148	邱煜翔	AES-128
	R02943149	白宇軒	
19	R03943018	陳凱	Optimizing image processing pipeline with retiming technique
20	R02943138	陳儀庭	Sorting
	R02943024	謝明倫	
21	R03943032	廖經群	Frequency analysis system
	R03943009	陳敬恒	
	R02943013	劉祐成	